PAT-NO:

JP402106925A

DOCUMENT-IDENTIFIER:

JP 02106925 A

TITLE:

DRY ETCHING APPARATUS

PUBN-DATE:

April 19, 1990

INVENTOR-INFORMATION:

NAME

HIRAKAWA, KATSUNORI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

NEC CORP

N/A

APPL-NO:

JP63261092

APPL-DATE:

October 17, 1988

INT-CL (IPC): H01L021/302

US-CL-CURRENT: 438/694

ABSTRACT:

PURPOSE: To improve the uniformity of etching velocity and to shorten an etching time by making the shape of the opposing face of a first electrode ununiform, and setting to alter the interval between the first electrode and a second electrode in response to the position on a wafer.

CONSTITUTION: The opposing face of an upper electrode 2 is not constant at an interval to a lower electrode 1, and so bent at four folding points as to be narrowed from its center toward the periphery. The electrode 2 is not of a flat plate, but bent, for example, at four folding points, and the interval between the electrodes 1 and 2 is narrowed as compared with that at the center at the periphery of a wafer 5. Accordingly, the periphery of the wafer 5 is increased in electric field intensity as compared with that at the center. When high frequency of 1MHz or less is employed, ions in a plasma are accelerated to follow the high frequency electric field intensity. Accordingly, the etching speed with the ions incident to the periphery of the wafer 5 in which its electric field intensity is increased is raised as compared with the case that a flat plate electrode is employed. Thus, the uniformity of the etching velocity of the material to be processed formed on the wafer 5 can be improved.

COPYRIGHT: (C) 1990, JPO&Japio

19 日本国特許庁(JP)

⑩特許出願公開

◎ 公開特許公報(A) 平2-106925

®Int. Cl. 5

識別配号 庁

庁内整理番号

@公開 平成2年(1990)4月19日

H 01 L 21/302

C 8223-5F

審査請求 未請求 請求項の数 1 (全6頁)

❷発明の名称

ドライエツチング装置

②特 願 昭63-261092

②出 顧 昭63(1988)10月17日

@発明者 平川 克則

東京都港区芝5丁目33番1号 日本電気株式会社内

⑪出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号

個代 理 人 弁理士 藤巻 正憲

明細書

1. 発明の名称

ドライエッチング装置

2. 特許請求の範囲

(1) 容器と、この容器内を排気する排気手段と、この容器内に反応性ガスを導入するが記事入手段と、前記容器内に配設されウエハが載置される第1の電極と、この第1の電極と、前記容器内で対向するように配置された第2の電極と、前記第1及び第2の電極の対向面はその第1の電極との間隔が不均一になる形状を有していることを特徴とするドライエッチング装置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は半導体ウエハに形成された加工材料を アラズマ雰囲気中でエッチングするドライエッチ ング装置に関する。

[従来の技術]

第4図は従来のこの種のドライエッチング装置を示す断面図である。容器23内には一対の平板電極21,22がその面を水平にして設置されている。この一対の電極21,22は相互に平行に配置されており、上方電極22は接地され、下方電極21は高周波電源24に接続されている。これにより電極21,22間には高周波電源24から高周波電力が印加される。

また、容器23の底部には真空排気ボンア(図示せず)に接続された排気口26が設けられており、これにより、容器23内が所定の真空度に排気されるようになっている。一方、容器23の上壁には反応性ガスを容器23内に導入するためのガス導入口27が設けられている。

このように構成されたドライエッチング装置においては、先ず下方電極21上にウエハ25を載置する。そして、排気口26を介して容器23内を排気し、所定の真空状態にした後、ガス導入口27を介して所定の反応性ガスを導入する。次いで、高周波電源24により、電極21、22間に

高周波電力を印加し、容器23内の反応性ガスを励起し、活性化させることにより、プラズマを発生させる。このプラズマ中のイオンによりウエハ25上に形成された加工材料をエッチングする。このドライエッチング技術はウエットエッチング技術に比して、加工特度が優れているという利点を有する。

[発明が解決しようとする課題]

・一性により加工精度が低下してまう。

近年のLSIの高集積化に伴い、増々高い加工精度が必要とされているが、従来のドライエッチング装置ではこのような所望の加工精度を消足させることができないという問題点がある。

一方、ウエハ25上に形成された加工材料をエッチングしている間、ウエハ25はプラズマ中に 囁されているため、プラズマ中のイオン及び電子 の衝撃並びにプラズマ中で発生する紫外線照射等 により、LSI素子の特性が劣化したりLSI素 子が損傷したりする弊害の影響を受けやすい。

この特性劣化及び損傷の程度は、ウエハ25がプラズマ中に曝されている時間に比例して増大するので、ウエハ25上に形成された加工材料のエッチング時間を長くすることができない。このため、上述のウエハ25周辺部のエッチング速度が遅く、加工精度を低下させてしまうことが、近年のしSIの高集後化及び微細化において、重大な問題となっている。

本発明はかかる問題点に鑑みてなされたもので

あって、エッチング速度の均一性を向上させることによって、加工精度を著しく向上させることができると共に、エッチング時間を短縮させ、LSI無子の特性劣化及び損傷の程度を著しく軽減することができるドライエッチング装置を提供することを目的とする。

[課題を解決するための手段]

本発明に係るドライエッチング装置は、容器と、この容器内を排気する排気手段と、この容器内に反応性ガスを導入するガス導入手段と、前記容器内に配設されウエハが載置される第1の電極と、この第1の電極と前記容器内で対向するように配置された第2の電極と、前記第1及び第2の電極間にあり、前記第1の電極の対向回はその第1の電極との間隔が不均一になる形状を有していることを特徴とする。

[作用]

本発明においては、ウエハを第1の電極上に載 置した後、排気手段により容器内を排気し、次い で、ガス導入手段により反応性ガスを容器内に導入する。その後、第1及び第2の電極間に高周波電力を印加し、容器内の反応性ガスを励起し、活性化させることによりアラズマを発生させる。このアラズマ中のイオン衝撃によりウエハ上に形成された加工材料がエッチングされる。

 上させることができると共に、エッチングに要する時間を短縮することができる。

[実施例]

次に、本発明の実施例について添付の図面を参照して説明する。

第1図は本発明の第1の実施例に係るドライエークを表明の第1の実施例に係るドラスは石本発明である。石英製文である。石英製文で内面のである。一ティングする電気のの中央部に一方の対向は接地で大きなのであり、上方電極1はそのであり、上方電極1はそのであり、上方電極1はであり、上方電極1はであり、上方電極1はである。上方電極1はであり、上方電極1はであり、上方電極1はであり、上方電極1はであり、上方電極1との間隔が水平に設置された平方電極1との間隔が一定でなく、中央部から周囲がはいっている。

また、容器3の底部には真空排気ボンブ(図示せず)に接続された排気口6が設けられており、 これにより、容器3内が所定の真空度に排気されるようになっている。一方、容器3内の上壁には 反応性ガスを容器 3 内に導入するためのガス導入 ロ7 が設けられている。

このように構成された本実施例に係るドライエッチング装置においては、先ず、下方電極1の上面上にウエハ5を載置する。そして、容器3内を排気口6を介して所定の真空度に排気した後、ガス導入口7を介して容器3内に反応性ガスを導入し、容器3内を10~4 乃至10Torrの圧力の反応性ガス雰囲気にする。

次いで、高周波電源4により、電極1.2間に例えば1 MHz 以下の高周波電力を印加することによって容器3内の反応性ガスを励起し、活性化させる。これにより、プラズマが発生する。

この発生したアラズマ中のイオンにより、下方電極1上に載置されたウエハ5上の加工材料がエッチングされる。

本実施例においては、上方電極2が平板ではなく、例えば4個の折点で折れ曲がっており、ウエハ5の周辺部においては、中央部よりも電極1. 2の間隔が狭くなっているから、ウエハ5の周辺

第3図は機軸にウエハの5の面内位置をとり、 縦軸にエッチング後の寸法測定値をとって、ウエ ハ面内におけるエッチング速度の均一性を示すイ ラフ図である。図中○印は本実施例に係るドライ エッチング装置によりエッチングしたときのエッチング速度の均一性を示し、●印は従来装置によ りエッチングしたときのエッチング速度の均一性 を示す。

第3図から明らかなように、従来装置の場合は ウエハラの周辺部に形成された加工材料について は、中央部に形成された加工材料に比してエッチング速度が遅く、エッチング速度の差が大きいのに対し、本実施例においては、ウエハ周辺部のエッチング速度が従来に比して増加していて、エッチング速度の均一性が高い。

第2図は本発明の第2の実施例に係るドライエッチング装置を示す断面図である。

第2図において、第1図と同一物には同一符号 を付してその説明を省略する。

本実施例は上方電極12の形状のみが第1の実施例と異なる。上方電極12の対向面は下方電極1の大面と平行な多数の水平面に細分化されており、この水平面が階段状に連なって構成されている。そして、上方電極12の各対向面と下方電極1との間隔は中央部から周辺部にいくにつれて狭くなるように形成されている。

このように構成された本実施例に係るドライエッチング装置においては、第1の実施例と同様に、 上方電極12と下方電極1との間に高周波電力を 印加し、容器3内の反応性ガスを励起し、活性化 すると、容器 3 内にアラズマが発生し、このアラズマ中のイオンによりウエハ 5 上に形成された加 工材料がエッチングされる。

本実施例においては、上方電極12の対向面が 細分化された階段状になっているため、第1の実 施例のように上方電極2の対向が傾斜している場 合に比して、電極間隔を細かく変更設定すること ができ、第1及び第2電極間隔をより精緻に設定 してエッチング速度の均一性を更に向上させるこ とができるという利点がある。

[発明の効果]

本発明によれば、第1電極の対向面の形状を取り 切りによる電極をウウエハ電極を から、電極を をとのにしたから、電極で をとから、電極で をとから、電極で をとから遅かった。 ではない。 できるようには できるとができる。 できる。 ではない。 ではない。 できる。 ではない。 できる。 で。 できる。 できる。 できる。 できる。 できる。 できる。 できる。 できる。 できる。 でる。 でる。 消足させることができる。

一方、エッチング速度の均一性が向上することにより、エッチング時間の短額が可能になるので、スループットが著しく向上すると共に、ウエハがプラズマ中に囁される時間も短額されることにより、プラズマ中のイオン及び電子の衝撃並びにプラズマ中に発生する最外線等により生ずるしSI
素子の特性劣化及び損傷を防止することができる。

近年のLSIの高集積化、微細加工化及び大口 怪化の背景の下で、上述の如く加工精度の向上及 びプラズマ損傷の軽減が可能になり、本発明は半 導体装置の歩留向上及び信頼性の向上に多大の効 果を奏する。

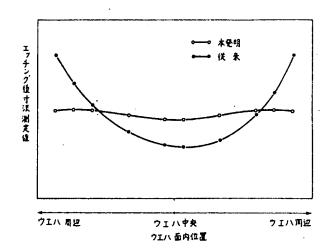
4. 図面の簡単な説明

第1 図は本発明の第1 の実施例に係るドライエッチング装置を示す断面図、第2 図は本発明の第2 の実施例に係るドライエッチング装置を示す断面図、第3 図は横軸にウエハ面内位置をとり、縦軸にエッチング後の寸法測定値をとって、ウエハ面内におけるエッチング速度の均一性を示すグラ

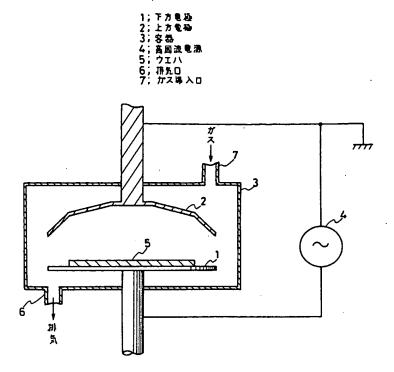
フ図、第4図は従来のこの種のドライエッチング 装置を示す断面図である。

1. 21;下方電極、2.12,22;上方電極、3.23;容器、4.24;高周波電源、5.25;ウェハ、6,26;排気口、7,27;ガス導入口

出願人 日本電気株式会社 代理人 弁理士 藤巻正憲

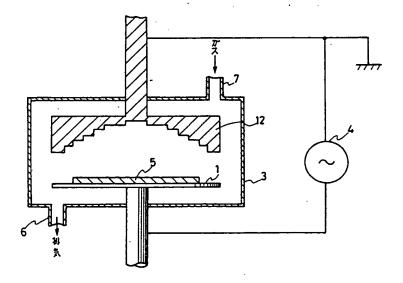


第3図



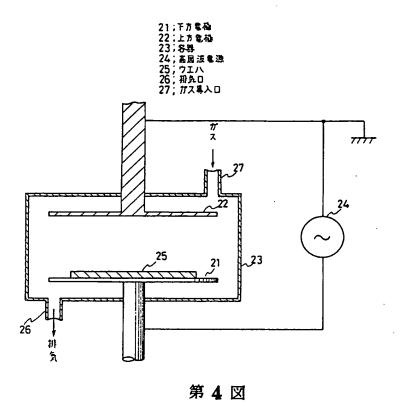
第 1 図





第2図

-143-



-144-